(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平11-306644

(43)公開日 平成11年(1999)11月5日

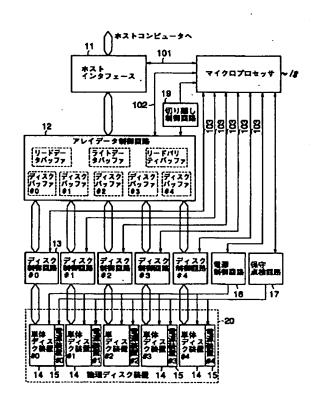
G11B 19/02 501S
G06F 3/06 306B
5 4 0
G11B 19/04 501D
20/10 D
審査請求 未請求 請求項の数3 OL (全 6 頁
(71)出題人 000232047
日本電気エンジニアリング株式会社
17日 東京都港区芝浦三丁目18番21号
(72)発明者 尾原 寛子 東京都港区芝浦三丁目18番21号 日本電気
エンジニアリング株式会社内
(72)発明者 市川 文男
東京都港区芝浦三丁目18番21号 日本電気
エンジニアリング株式会社内
(74)代理人 弁理士 京本 直樹 (外2名)
· (10147) NET WIT DM OF DI

(54) 【発明の名称】 ディスクアレイ装置

(57)【要約】

【課題】 故障が発生したディスク装置に対して、故障 診断を行うことができるディスクアレイ装置を提供す る。

【解決手段】 複数の単体ディスク装置14と、これら 単体ディスク装置とホストコンピュータとの間に接続され、複数の単体ディスク装置が単一の論理ディスク装置 として動作するように制御するマイクロプロセッサ18 を有するディスクアレイ装置において、マイクロプロセッサ18 を有するディスクアレイ装置において、マイクロプロセッサが複数の単体ディスク装置を監視して故障した単体ディスク装置を検出したとき、故障した単体ディスク装置をリード動作及びライト動作に関して論理ディスク装置から切り離す切り離し制御回路19と、マイクロプロセッサからの指示に従って、故障した単体ディスク装置の故障診断を行う点検保守回路とを設けた。



【特許請求の範囲】

【請求項1】 複数の単体ディスク装置と、該複数の単体ディスク装置とホストコンピュータとの間に接続され、前記複数の単体ディスク装置が単一の論理ディスク装置として動作するようにこれら複数の単体ディスク装置を制御する制御手段とを有するディスクアレイ装置において、前記制御手段が前記複数の単体ディスク装置を設して故障した単体ディスク装置を検出したとき、該な時した単体ディスク装置をリード動作及びライト動作に関して前記論理ディスク装置から切り離す切り離し手段と、前記制御手段と前記複数の単体ディスク装置とに接続され、前記制御手段からの指示に従って、前記故障した単体ディスク装置の故障診断を行う故障診断手段とを備えたことを特徴とするディスクアレイ装置。

1

【請求項2】 前記制御手段と前記複数の単体ディスク 装置とに接続され、前記複数の単体ディスク装置の電源 のオン/オフを制御する電源制御手段を有することを特 後とする請求項1のディスクアレイ装置。

【請求項3】 複数のディスク装置と、該複数のディス ク装置にそれぞれ接続され各ディスク装置に対するデー タの書き込み及び読出しを行う複数のディスク制御装置 と、該複数のディスク装置に接続され論理アドレスと物 理アドレスとの変換を行うとともに書き込みデータの分 - 解と読出しデータの統合とを行なって前記複数のディス ク装置を1台の論理ディスク装置と見なすアレイデータ 制御回路と、該アレイデータ制御回路をホストコンピュ ータに接続するためのインタフェース回路と、該インタ フェース回路、前記アレイデータ制御回路、及び前記デ ィスク制御回路に接続され、これらを制御するととも に、前記ディスク制御回路を介して前記複数のディスク 装置を監視し、前記データの書き込み及び読出しを実行 させるマイクロプロセッサとを有するディスクアレイ装 置において、前記マイクロプロセッサが前記複数のディ スク装置に故障を検出したとき出力する、故障したディ スク装置を切り離すための切り離し情報を保持し、前記 アレイデータ制御回路へ供給する切り離し制御回路と、 前記マイクロプロセッサからの要求に従い、特定のディ スク装置の診断を行う保守回路とを設け、前記アレイデ ータ制御回路は前記切り離し制御回路からの前記切り離 し情報に基づいてリード動作及びライト動作に関して故 40 障したディスク装置を前記論理ディスク装置から切り離 すとともに、切り離されたディスク装置の診断を行うよ うにしたことを特徴とするディスクアレイ装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、ディスクアレイ装置に関する。

[0002]

【従来の技術】ディスクアレイ装置は、小型で安価なディスク装置を複数台並列接続して、1台の論理ディスク

装置として利用できる様にした装置である。このようなディスクアレイ装置の制御方式として、"A Case for R edundant Array of Inexpensive Disks (=RAID)" (Te chnical Report UCB/CSD 87/391, December 1987) において、RAID-1~5が提案されている。

【0003】例えば、RAID-3は、複数のディスク全でに対して同時にアクセスすることにより、高い転送レートを実現する方式で、スーパーコンピュータ等、一度に大量のデータを処理する装置に適している。ところが、RAID-3は、小容量のデータを取り扱う際にも、全てのディスクにアクセスするため、効率が悪い。そこで、RAID-5では、パリティデータを各ディスクに分散させて、リード/ライト処理の多重化を目指している。最近、トランザクションアプリケーションをターゲットとしたRAID-5ディスクアレイ装置が、各社から発表されている。

【0004】これらのRAID-1~5のディスクアレイ装置では、複数のディスク装置のいずれかに故障が発生しても、残りのディスク装置を用いてデータの復元ができるように構成されているので、故障したディスク装置をできるだけ早く切り離し、その影響を取り除くように制御される。

[0005]

【発明が解決しようとする課題】従来のディスクアレイ装置は、複数のディスク装置のいずれかに故障が発生すると、故障が発生したディスク装置を直ちに切り離すよう制御される。このため、故障の原因を検出することができないという問題点がある。また、故障したディスク装置に代えて新たに接続されたディスク装置が、正常に30 動作するかどうかは、実際に、交換されたディスク装置にアクセスしなければ、分からないという問題点がある。

【0006】本発明は、故障が発生したディスク装置に対して、通常のリード/ライト動作を停止するとともに、その故障診断を行うことができるディスクアレイ装置を提供することを目的とする。また、故障したディスク装置に代えて接続されたディスク装置に対しても診断を行うことができるディスクアレイ装置を提供することを目的とする。

0 [0007]

【課題を解決するための手段】本発明によれば、複数の 単体ディスク装置と、該複数の単体ディスク装置とホストコンピュータとの間に接続され、前記複数の単体ディ スク装置が単一の論理ディスク装置として動作するよう にこれら複数の単体ディスク装置を制御する制御手段と を有するディスクアレイ装置において、前記制御手段が 前記複数の単体ディスク装置を監視して故障した単体ディスク装置を検出したとき、該故障した単体ディスク装置をリード動作及びライト動作に関して前記論理ディス ク装置から切り離す切り離し手段と、前記制御手段と前 記複数の単体ディスク装置とに接続され、前記制御手段 からの指示に従って、前記故障した単体ディスク装置の 故障診断を行う故障診断手段とを備えたことを特徴とす るディスクアレイ装置が得られる。

【0008】また本発明によれば、複数のディスク装置 と、該複数のディスク装置にそれぞれ接続され各ディス ク装置に対するデータの書き込み及び読出しを行う複数 のディスク制御装置と、該複数のディスク装置に接続さ れ論理アドレスと物理アドレスとの変換を行うとともに 書き込みデータの分解と読出しデータの統合とを行なっ て前記複数のディスク装置を1台の論理ディスク装置と 見なすアレイデータ制御回路と、該アレイデータ制御回 路をホストコンピュータに接続するためのインタフェー ス回路と、該インタフェース回路、前記アレイデータ制 御回路、及び前記ディスク制御回路に接続され、これら を制御するとともに、前記ディスク制御回路を介して前 記複数のディスク装置を監視し、前記データの書き込み 及び読出しを実行させるマイクロプロセッサとを有する ディスクアレイ装置において、前記マイクロプロセッサ が前記複数のディスク装置に故障を検出したとき出力す る、故障したディスク装置を切り離すための切り離し情 報を保持し、前記アレイデータ制御回路へ供給する切り 離し制御回路と、前記マイクロプロセッサからの要求に ・従い、特定のディスク装置の診断を行う保守回路とを設 け、前記アレイデータ制御回路は前記切り離し制御回路 からの前記切り離し情報に基づいてリード動作及びライ ト動作に関して故障したディスク装置を前記論理ディス ク装置から切り離すとともに、切り離されたディスク装 置の診断を行うようにしたことを特徴とするディスクア レイ装置が得られる。

[0009]

【発明の実施の形態】以下、図面を参照して本発明の実施の形態について説明する。

【0010】図1に本発明の一実施の形態を示す。本実 施の形態によるディスクアレイ装置は、ホストコンピュ ータ (図示せず) に接続されるホストインタフェース1 1と、ホストインタフェース11に接続されるアレイデ ータ制御回路12と、アレイデータ制御回路12に接続 される複数のディスク制御回路13と、ディスク制御回 路13にそれぞれ接続される単体ディスク装置14と、 各単体ディスク装置14に接続される電源装置15と、 電源装置15を制御する電源制御回路16と、単体ディ スク装置14の保守点検を行う保守点検回路17と、ホ ストインタフェース11、アレイデータ制御回路12、 ディスク制御回路13、電源制御回路16、及び保守点 検回路17を制御するマイクロプロセッサ18と、マイ クロプロセッサ18とアレイデータ制御回路12との間 に接続された切り離し制御回路19とを有している。な お、本実施の形態では、5台の単体ディスク装置14

(4台のデータディスク装置とパリティディスク装置)

・4 で1台の論理ディスク装置20を構成するRAID-5 ディスクアレイ装置を想定している。

【0011】次に、このディスクアレイ装置の動作について説明する。まず、リード動作について説明する。ホストコンピュータから出力されたデータリード命令は、ホストインタフェース11に入力される。マイクロプロセッサ18は、ホストインタフェース11を監視しており、ホストインタフェース11にデータリード命令が入力されたことを検出する。そして、マイクロプロセッサ18は、ホストインタフェース11から、読出スタート論理アドレス及び読出データセクタ数を受け取る。

【0012】マイクロプロセッサ18は、読出スタート 論理アドレス及び読出データセクタ数を受け取ると、こ れらに基づいて、読み出そうとするデータを記憶してい る単体ディスク装置14の装置番号と、読出スタート物 理アドレスとを求める。そして、求めた装置番号の単体 ディスク装置14とアレイデータ制御回路12との間に リードデータパスを確立するよう、アレイデータ制御回路 路制御線102を介してアレイデータ制御回路12に指 示を出す。

【0013】次に、マイクロプロセッサ18は、先に求めた装置番号を有する単体ディスク装置14へのアクセスが可能かどうか、ディスクインタフェース制御線103を介してディスク制御回路13から送られてくるステータス情報に基づいて判断する。アクセスが可能であれば、マイクロプロセッサ18は、ディスクインタフェース制御線103を介してそのディスク制御回路13へ、読出スタート物理アドレス及び読出データセクタ数を与30える。

【0014】ディスク制御回路13は、マイクロプロセ ッサ18から読出スタート物理アドレス及び読出データ セクタ数が与えられると、マイクロプロセッサ18に対 してビジーを示すステータス情報を出力する。このステ ータス情報の出力は、リード動作が終了するまで続く。 また、ディスク制御回路13は、マイクロプロセッサ1 8から与えられた読出スタート物理アドレス及び読出デ ータセクタ数に従って、単体ディスク装置14からデー タを読出し、アレイデータ制御回路12へ出力する。ア 40 レイデータ制御回路12は、読み出されたデータを一旦 ディスクバッファへ格納し、さらにリードデータバッフ ァに格納しなおして、ホストインタフェース11を介し てホストコンピュータへ読出したデータを出力する。デ ィスク制御回路13は、ホストコンピュータへのデータ 送出が終了すると、ステータス情報をアクセス可能に変 更してリード動作を終了する。なお、データの読出しが 複数の単体ディスク装置14に対して行われる場合に は、各ディスクバッファに格納された読出データをリー ドデータバッファに格納し直す際に、一つのデータとし 50 て組み立てが行われる。こうして、ホストコンピュータ

6

からのデータリード命令に応答して、所望のデータが読 み出される。

【0015】次に、このディスクアレイ装置のライト動作について説明する。このディスクアレイ装置では、4台の単体ディスク装置14(データディスク装置)に記憶されているデータからパリティデータを生成して、もう1台の単体ディスク装置14(パリティディスク装置)に記憶させ、いずれかの単体ディスク装置14に記憶されているデータを他の単体ディスク装置14に記憶されているデータから復元できるようにしている。このため、いずれかのデータディスク装置に対してライト動作を行う場合には、パリティデータの変更も必要となる。

【0016】パリティデータを変更する方法としては、書き込もうとするデータと、ライト動作の対象となるデータディスク装置以外のデータディスク装置から読出したデータをから新たなパリティデータを生成する方法や、データを書き込もうとするアドレスに存在するデータ(旧データ)と、書き込もうとするデータ(新データ)と、旧データに対応するパリティデータ(旧パリティデータ)とから、新たなパリティデータ(新パリティデータ)を生成する方法などがある。いずれにしても、ディスクアレイ装置へのライト動作を行う場合には、単一体ディスク装置14からのリード動作を伴うことになる。以下では、旧データと新データと旧パリティデータとから新パリティデータを生成する方法を採用したライト動作について説明する。

【0017】まず、ホストコンピュータからのデータラ イト命令は、ホストインタフェース11に入力される。 マイクロプロセッサ18は、ホストインタフェース11 にデータライト命令が入力されたことを検出して、書込 スタート論理アドレス及び書込データセクタ数を受け取 る。そして、マイクロプロセッサ18は、書込スタート 論理アドレス及び書込データセクタ数に基づいて、デー タを書き込むべき単体ディスク装置14の装置番号及び 書込スタート物理アドレスを求める。ここで求められた 物理アドレスは、旧データの読出スタート物理アドレス として使用されるとともに、旧パリティーデータの読出 スタート物理アドレスとしても使用される。(パリティ データを複数の単体ディスク装置に分散させたディスク アレイ装置の場合には、データを書き込む領域に対応す るパリティデータが記憶されている単体ディスク装置1 4の装置番号及びその領域の物理アドレスを同時に求め なくてはならない。) この後、マイクロプロセッサ18 は、旧データと旧パリティデータとを読み出すために、 求めた装置番号の単体ディスク装置14とアレイデータ 制御回路12との間、及びパリティデータを記憶する単 体ディスク装置14とアレイデータ制御回路12との間 にリードデータパスを確立するようアレイデータ制御回 路12に指示を出す。

【0018】次に、マイクロプロセッサ18は、求めた装置番号の単体ディスク装置14に接続されたディスク制御回路13からのステータス情報に基づいて、求めた装置番号を有する単体ディスク装置14へのアクセスが可能かどうか判断する。また、パリティデータを記憶する単体ディスク装置14に対しても同様にしてアクセス可能かどうか判断する。そして、これらの単体ディスク装置14がアクセス可能であれば、マイクロプロセッサ18は、普込スタート物理アドレス(読出スタート物理アドレス)とデータセクタ数とをこれら単体ディスク装置14に接続されたディスクインタフェース13に供給する。

【0019】書込スタート物理アドレスとデータセクタ数とが供給されたディスク制御回路13は、マイクロプロセッサ18へビジーを示すステータス情報を出力し、単体ディスク装置14からそれぞれ旧データと旧パリティデータを読み出す。読み出された旧データは、アレイデータ制御回路12のディスクバッファを介してリードデータバッファに格納される。また、読み出された旧パリティデータは、ディスクバッファを介してリードパリティバッファに格納される。

【0020】旧データ及び旧パリティデータのリード動作が終了すると、ディスク制御回路13からマイクロプロセッサ18へ出力されるステータス情報がアクセス可能に変化する。このステータス情報の変化を受けてマイクロプロセッサ18は、アレイデータ制御回路12とホストインタフェース11との間にライトデータパスの確立を指示する。そして、マイクロプロセッサ18は、ホストインタフェース11に対してホストコンピュータからのライトデータ(新データ)の受け取りを指示する。ホストインタフェース11は、受け取った新データがアレイデータ制御回路12のライトデータバッファに転送されたことを確認して、転送終了をマイクロプロセッサ18に通知する。

【0021】上記の動作により、アレイデータ制御回路 12のリードデータバッファ、ライトデータバッファ、 及びリードパリティバッファには、それぞれ旧データ、 新データ、及び旧パリティーデータが格納されたことに なる。アレイデータ制御回路12は、これら旧データ、 40 新データ、及び旧パリティーデータから新パリティデー 夕を生成する。具体的には、これら旧データ、新デー タ、及び旧パリティーデータの排他的論理和を求めれ ば、その和が新パリティデータとなる。詳述すると、新 データと旧データとの排他的論理和は、新データと旧デ ータとが異なる場合に"1"となり、新データと旧デー タと同じ場合に"0"となる。

【0022】次に、新パリティーデータを単体ディスク 装置に書き込む動作について説明する。

【0023】まず、マイクロプロセッサ18は、旧デー 50 夕の読み取りにおいて使用した書き込みスタートアドレ ス及び書き込みデータセクタ数から、新データを書き込む単体ディスク装置番号と単体ディスク装置アドレスを 求める。そして、マイクロプロセッサ18は、求めた単 体ディスク装置番号に基づいてディスク制御回路13か ら制御信号線103を介して送られてくるステータス情 報により、その単体ディスク装置14がアクセス可能か

判断する。

【0024】アクセス可能であると判断した場合、マイクロプロセッサ18は、制御線103を介してディスク制御回路13に書き込み単体ディスク装置アドレスを転送する。ディスク制御回路13は、送られてきた書き込み単体ディスク装置アドレスの基づいて、単体ディスク装置14への書き込み動作を行う。この動作中に、ディスク制御回路13に対してマイクロプロセッサ18から命令が送られてきた場合には、その命令を受け付けられないという意味のステータス情報が、制御線103を介してマイクロプロセッサに送られる。

【0025】単体ディスク装置14が、書き込み動作を 終了すると、ディスク制御回路13は、制御信号線10 3を介し、マイクロプロセッサ18へアクセス可能とい 20 う意味の制御情報を送り、新パリティデータを単体ディ スク装置に書き込む動作を終了する。

【0026】以上のようにして、単体ディスク装置への、 で書き込み動作が行われる。

【0027】次に、本発明の特徴である、5台の単体ディスク装置14のうちの1台が故障した場合の単体ディスク装置の切り離し、及び診断方式について説明する。

【0028】本発明のディスクアレイ装置は、5台の単体ディスク装置14のうちの任意の1台を他の4台の切り体ディスク装置14から切り離して制御する場合の切り離し情報を貯蔵すると同時に、アレイデータ制御回路12にその切り離し情報を提供する切り離し制御回路19と、N台の各単体ディスク装置14に電源を個別に供給する5台の電源装置15と、マイクロプロセッサ18の指示に基づいて電源の投入切断を実施する電源制御回路16と、マイクロプロセッサ18の指示に基づいて単体ディスク装置の診断を実施する保守点検回路17とを備えており、マイクロプロセッサ18は、単体ディスク装置14を切り離すべきだと判断した場合には、現在実行中の処理が終了した時点で、切り離し制

御回路19に対して、切り離すべき単体ディスク装置番 号をセットする。この切り離すべき単体ディスク装置番 号がセットされた後のアレイデータ制御回路12におけ る読み出し及び書き込み命令処理は、切り離し単体ディ スク装置14からのデータを無視し、残りの4台のディ スクバッファのデータから切り離されたデータを復元し ながら実行される。このとき同時に、切り離された単体 ディスク装置に対して、マイクロプロセッサ18から保 守点検回路17及び電源制御回路16を通じて、その単 10 体ディスク装置14の故障原因究明のために、電源投入 切断を含む故障診断を実行する。また、故障した単体デ ィスク装置14の交換後に新規単体ディスク装置14に 対しても、同様の診断を実施するようにしてもよい。さ らに、予防保守の一環として1台の単体ディスク装置1 4を他の4台のディスク装置から切り離して診断するこ とも可能である。

8

[0029]

【発明の効果】以上説明したように、本発明によれば、 1台の単体ディスク装置が故障した場合に、根故障した 1台の単体ディスク装置を他の単体ディスク装置から切 り離して制御すると同時に、きり話し中の故障した単体 ディスク装置に対して、保守点検回路及び電源制御回路 を用いた診断を実施し、単体ディスク装置の異常個所を 早期に発見するとともに、交換後の単体ディスク装置の 診断や、予防保守として1台の単体ディスク装置を切り 離しての診断を実施できる信頼性の高いディスクアレイ 装置を提供することができる。

【図面の簡単な説明】

【図1】本発明の一実施の形態を示すプロック図であっ エ

【符号の説明】

1 1	ホストインタフェース
1 2	アレイデータ制御回路
1 3	ディスク制御回路
14	単体ディスク装置
	ach VIII VAA 1000

1 5 電源装置

16 電源制御回路

17 保守点検回路

18 マイクロプロセッサ

0 19 切り離し制御回路

【図1】

